

(19) 世界知的所有権機関  
国際事務局(43) 国際公開日  
2006年10月26日 (26.10.2006)

PCT

(10) 国際公開番号  
WO 2006/112310 A1(51) 国際特許分類:  
H01J 11/02 (2006.01) G09G 3/288 (2006.01)

(21) 国際出願番号: PCT/JP2006/307703

(22) 国際出願日: 2006年4月12日 (12.04.2006)

(25) 国際出願の言語: 日本語

(26) 国際公開の言語: 日本語

(30) 優先権データ:  
特願2005-116893 2005年4月14日 (14.04.2005) JP(71) 出願人 (米国を除く全ての指定国について): 松下電  
器産業株式会社 (MATSUSHITA ELECTRIC INDUS-  
TRIAL CO., LTD.) [JP/JP]; 〒5718501 大阪府門真市大  
字門真 1006番地 Osaka (JP).

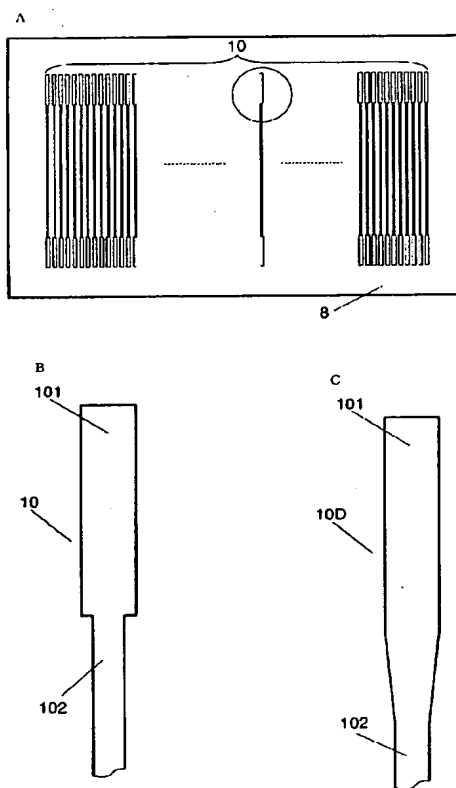
(72) 発明者: および

(75) 発明者/出願人 (米国についてのみ): 村社 智宏 (MU-  
RAKOSO, Tomohiro). 小川 兼司 (OGAWA, Kenji).安藤 亨 (ANDO, Toru). 上田 健太郎 (UEDA, Ken-  
taro). 小塩 陽平 (KOSHIO, Yohci). 村井 隆一 (MU-  
RAI, Ryuichi).(74) 代理人: 岩橋 文雄, 外 (IWAHASHI, Fumio et al.); 〒  
5718501 大阪府門真市大字門真 1006番地 松下電  
器産業株式会社内 Osaka (JP).(81) 指定国 (表示のない限り、全ての種類の国内保護が  
可能): AE, AG, AL, AM, AT, AU, AZ, BA, BB, BG, BR,  
BW, BY, BZ, CA, CH, CN, CO, CR, CU, CZ, DE, DK, DM,  
DZ, EC, EE, EG, ES, FI, GB, GD, GE, GH, GM, HR, HU,  
ID, IL, IN, IS, KE, KG, KM, KN, KP, KR, KZ, LC, LK, LR,  
LS, LT, LU, LV, LY, MA, MD, MG, MK, MN, MW, MX,  
MZ, NA, NG, NI, NO, NZ, OM, PG, PH, PL, PT, RO, RU,  
SC, SD, SE, SG, SK, SL, SM, SY, TJ, TM, TN, TR, TT,  
TZ, UA, UG, US, UZ, VC, VN, YU, ZA, ZM, ZW.(84) 指定国 (表示のない限り、全ての種類の広域保護が可  
能): ARIPO (BW, GH, GM, KE, LS, MW, MZ, NA, SD,

[続葉有])

(54) Title: PLASMA DISPLAY PANEL

(54) 発明の名称: プラズマディスプレイパネル



(57) Abstract: A plasma display panel is provided with a first substrate, a plurality of pairs of display electrodes, a second substrate and a plurality of data electrodes. The display electrodes are composed of scanning electrodes arranged in parallel to each other on the first substrate, and sustaining electrodes. The second substrate is arranged to face the first substrate, and a discharge space is formed between the first substrate and the second substrate. The data electrode is arranged in a direction orthogonally intersecting with the display electrodes on the second substrate. The width of the data electrode is wider at the peripheral portion of the second substrate than that at the center portion of the second substrate.

(57) 要約: プラズマディスプレイパネルは第1の基板と、複数対の表示電極と、第2の基板と、複数のデータ電極とを有する。表示電極は第1の基板上に互いに平行に配置された走査電極と維持電極とから構成されている。第2の基板は第1の基板に対向配置され、第1の基板との間に放電空間を形成する。データ電極は第2の基板上に表示電極と直交する方向に配置されている。データ電極の幅は、第2の基板の周辺部において第2の基板の中央部におけるよりも広い。

WO 2006/112310 A1



SL, SZ, TZ, UG, ZM, ZW), ユーラシア (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), ヨーロッパ (AT, BE, BG, CH, CY, CZ, DE, DK, EE, ES, FI, FR, GB, GR, HU, IE, IS, IT, LT, LU, LV, MC, NL, PL, PT, RO, SE, SI, SK, TR), OAPI (BF, BJ, CF, CG, CI, CM, GA, GN, GQ, GW, ML, MR, NE, SN, TD, TG).

添付公開書類:

— 国際調査報告書

2文字コード及び他の略語については、定期発行される各PCTガゼットの巻頭に掲載されている「コードと略語のガイダンスノート」を参照。